

Escuela Latinoamericana de Diseño de FPGA para Instrumentación Avanzada

1 - 19 Diciembre 2014 / Santa Clara - Costa Rica

El **Centro Internacional de Física Teórica Abdus Salam** (ICTP, Italia) y el **Instituto Tecnológico de Costa Rica** (TEC) organizarán conjuntamente la **Escuela Latinoamericana de FPGA en Instrumentación Avanzada** que se celebrará en Santa Clara, Costa Rica, del 1 al 19 diciembre, 2014. Los tres últimos días de la Escuela estarán dedicados a la **Primera Conferencia Regional sobre Instrumentación Avanzada (CRIIA 2014)** (<http://cria2014.instrumentacionavanzada.net/>) que también se celebrará en el TEC del 17 al 19 diciembre de 2014

Objetivo de la Escuela

Introducir físicos, ingenieros, informáticos y otros científicos experimentales a las metodologías de diseño de FPGA con énfasis en aplicaciones en instrumentación científica. La Escuela representará una oportunidad única para muchos de los participantes para adquirir habilidades de diseño y desarrollo de sistemas de alta complejidad y bajo costo para aplicaciones científicas y de educación superior. Dado que la principal barrera para explotar esta tecnología es el conocimiento, esta Escuela contribuirá a generar know-how por medio de actividades experimentales con hardware y software de última generación. Los participantes contarán con profesores y asistentes internacionales altamente calificados provenientes del mundo académico, científico e industrial, contribuyendo de este modo a proporcionar una percepción equilibrada y una comprensión más profunda acerca de las limitaciones, tendencias y potencialidades de esta tecnología clave.

La Escuela prevé aproximadamente 35 horas de clases teóricas y 35 horas de prácticas de laboratorio con supervisión y asistencia técnica. Como parte de la escuela, los últimos tres días, serán dedicados a la participación a la **Primera Conferencia Regional sobre Instrumentación Avanzada (CRIIA 2014)**.

Como resultado principal se espera mejorar las capacidades de investigadores, profesores, e ingenieros en la explotación de dispositivos lógicos programables para sus necesidades de investigación y desarrollo de instrumentación avanzada. También se espera promover la creación de redes y colaboraciones internacionales para proyectos de hardware y software abiertos. La Escuela se propone paliar la falta de estímulos y aislamiento que frecuentemente afecta a muchos profesionales en países en vías de desarrollo.

Participación

Podrán asistir los solicitantes de países latinoamericanos que sean miembros de las Naciones Unidas, la UNESCO o la OIEA. La Escuela se desarrollará en idioma español e inglés y por consiguiente los participantes deberán tener un conocimiento práctico suficiente de ambos idiomas. Como regla general, los gastos de viaje y estadía de los participantes corren por cuenta de la institución de origen. Se espera que los candidatos hagan todo el esfuerzo posible para obtener apoyo financiero en su país de origen. En cualquier caso la Escuela dispone de fondos limitados para algunos participantes que sean ciudadanos de y trabajen en un país en vías de desarrollo, y que sean menores de 45 años de edad. Este apoyo sólo será disponible para aquellos que asistan a toda la actividad.

No hay cuota de inscripción para asistir a la escuela.

Como aplicar

El formulario de solicitud se puede acceder en el sitio web de la escuela:

http://cadsagenda5.ictp.trieste.it/full_display.php?id=a13261

Una vez en el sitio Web, obtendrá las instrucciones que le guiarán paso a paso sobre cómo compilar y enviar el formulario de solicitud. La fecha límite es el 03 de agosto 2014. Las cartas de recomendación no son obligatorias, pero puede ayudarle en el proceso de admisión.

FECHA LÍMITE PARA APLICAR: 03 Agosto 2014

Directores

Andres Cicuttin

MLab, ICTP, Italia

Maria Liz Crespo

MLab, ICTP, Italia

Carlos Meza Benavides

ICTP, Italia

TEC, Costa Rica

Organizadores locales

Rogelio Gonzalez

CTEC, Costa Rica

Roberto Pereira Arroyo

TEC, Costa Rica